



Sciences et technologies de l'Industrie et du développement durable

PARCOURS DE FORMATION SIN – FPGA

Formation des enseignants.
Spécialité SIN du baccalauréat STI2D

Christian Dupaty

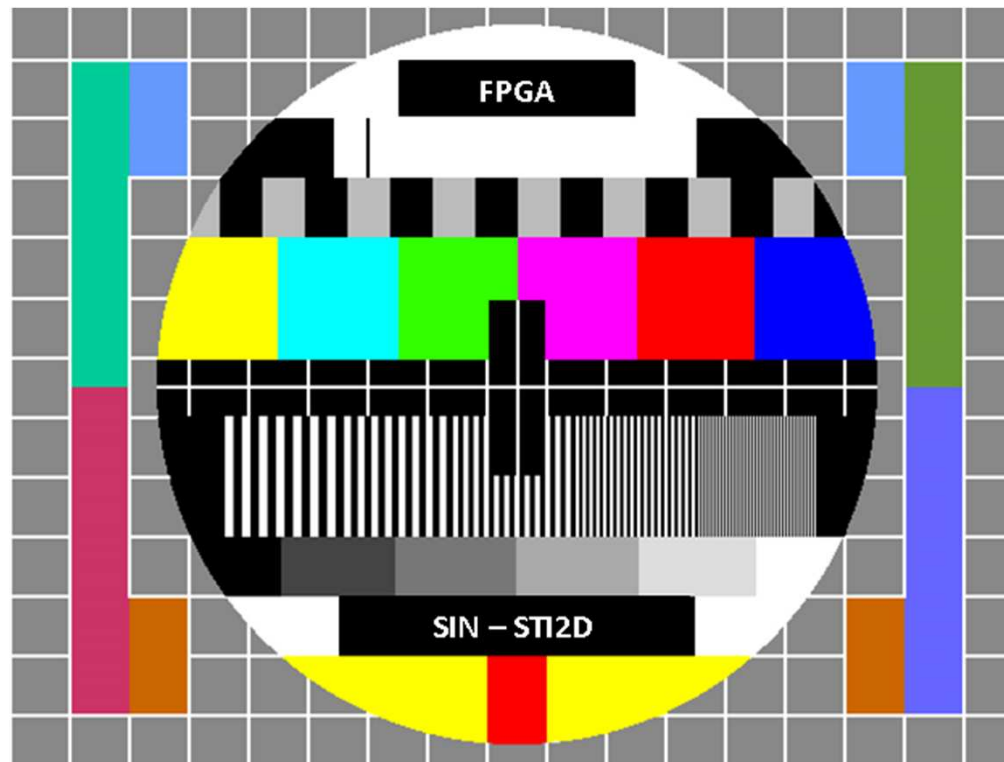
Professeur de génie électrique

Lycée Fourcade 13120 Gardanne

christian.dupaty@ac-aix-marseille.fr

<http://genelaix.free.fr>

COMMANDE D'UN ECRAN VGA en VHDL

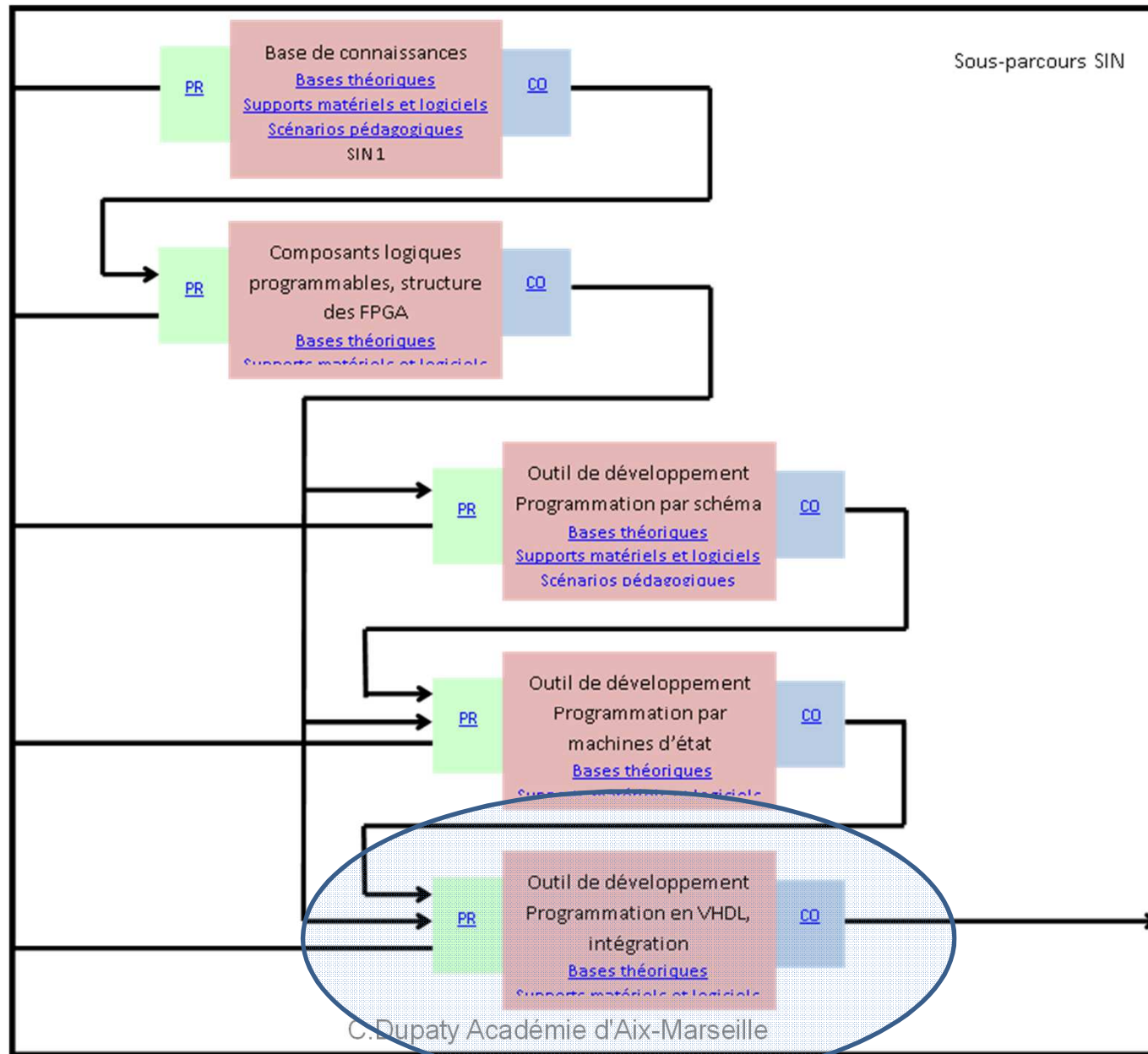


Christian Dupaty – académie d'Aix-Marseille

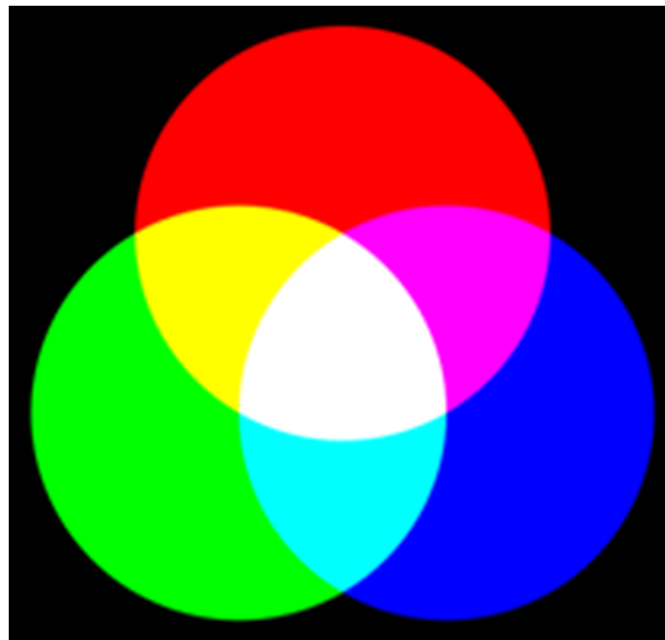
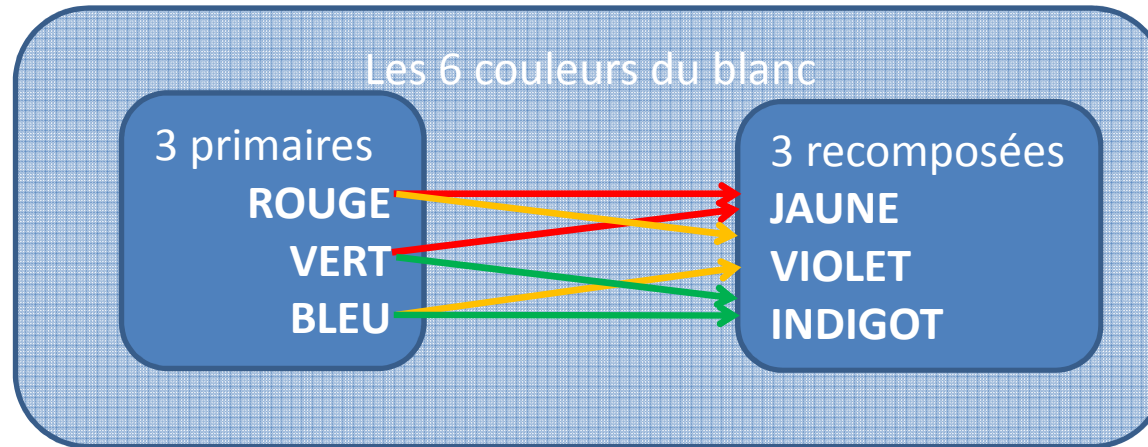
D'après un document original de Denis Rabasté IUFM d'Aix Marseille

christian.dupaty@ac-aix-marseille.fr <http://genelaix.free.fr/>

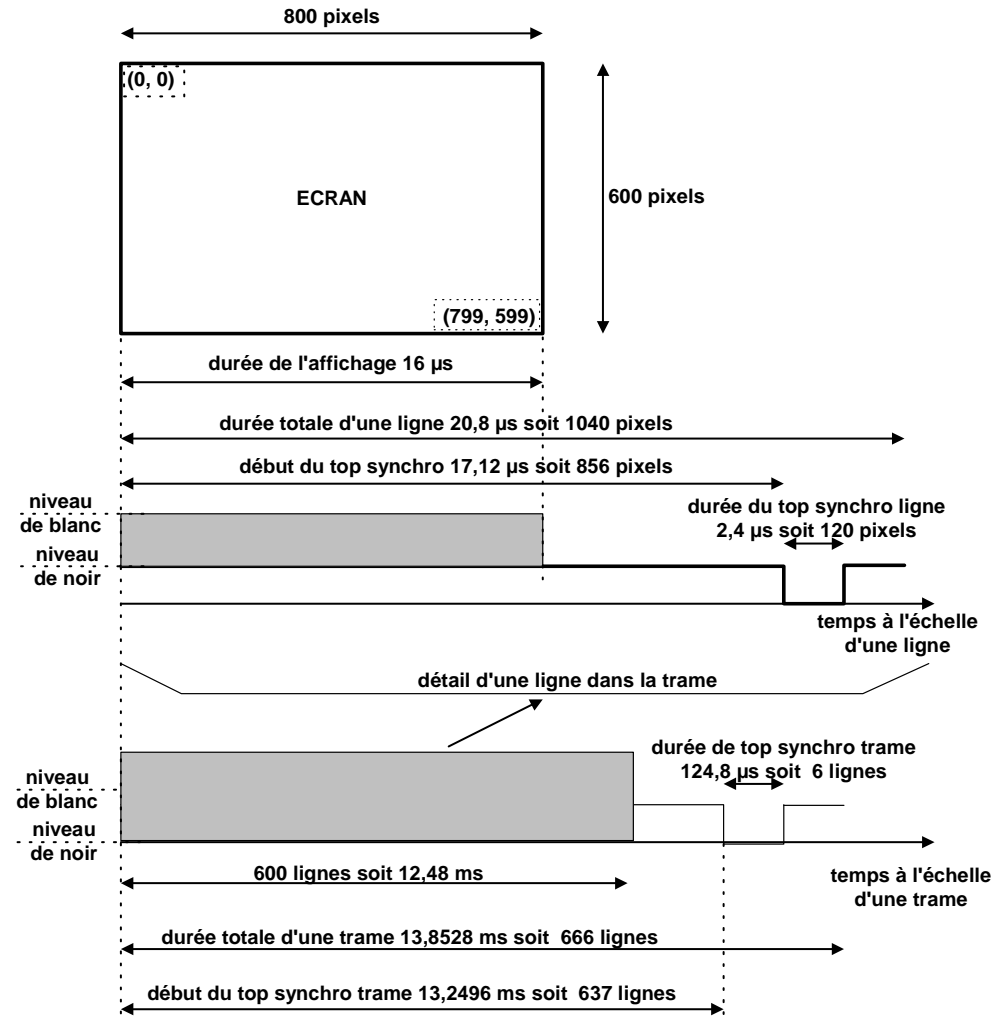
Parcours SIN-FPGA



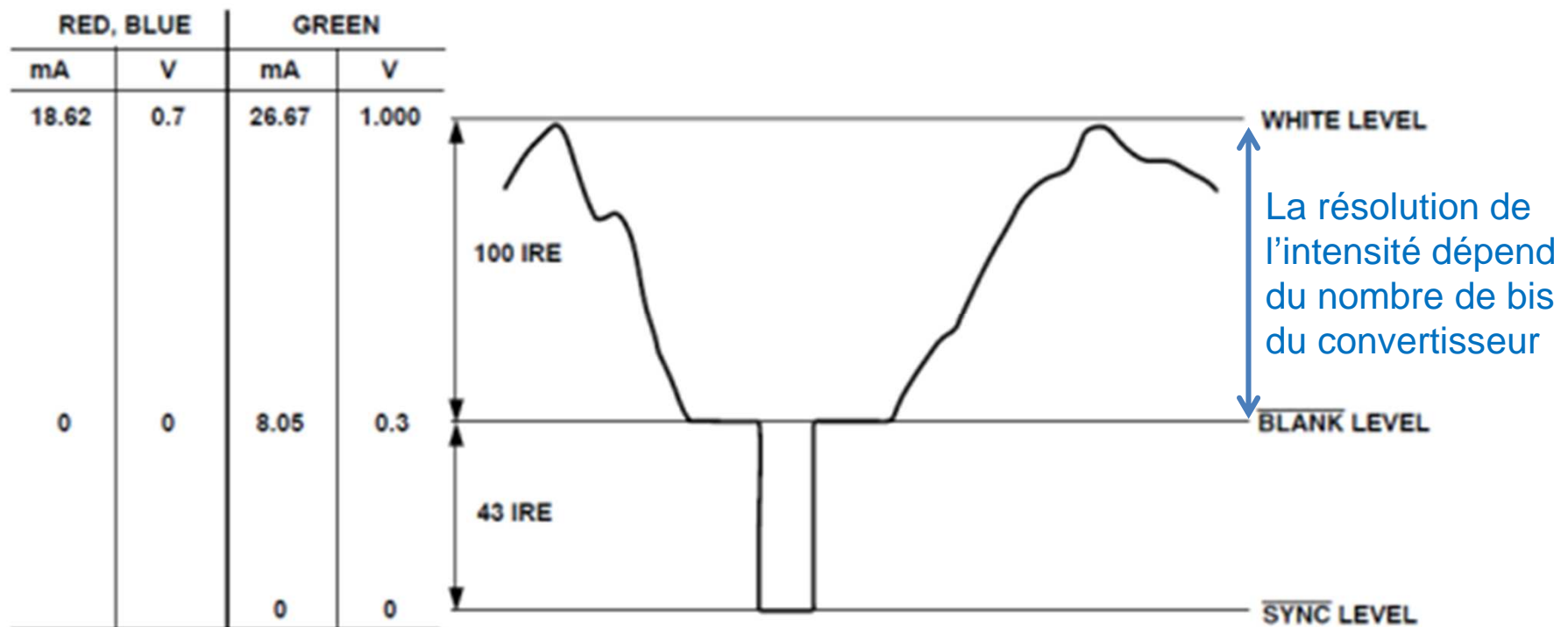
Synthèse additive des couleurs



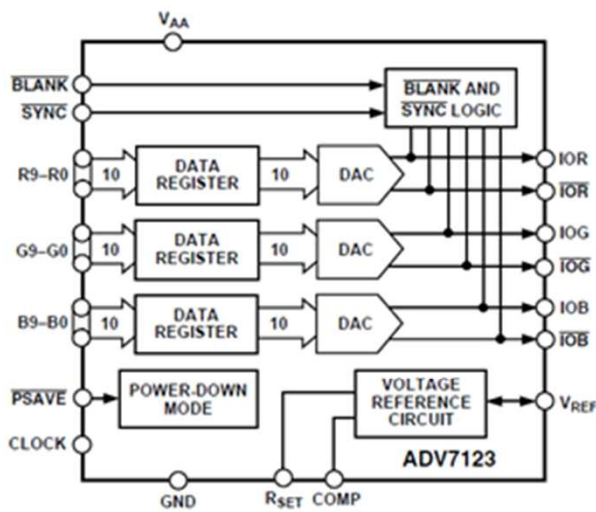
Balayage horizontal et vertical



Les niveaux analogiques des couleurs



ADV7123

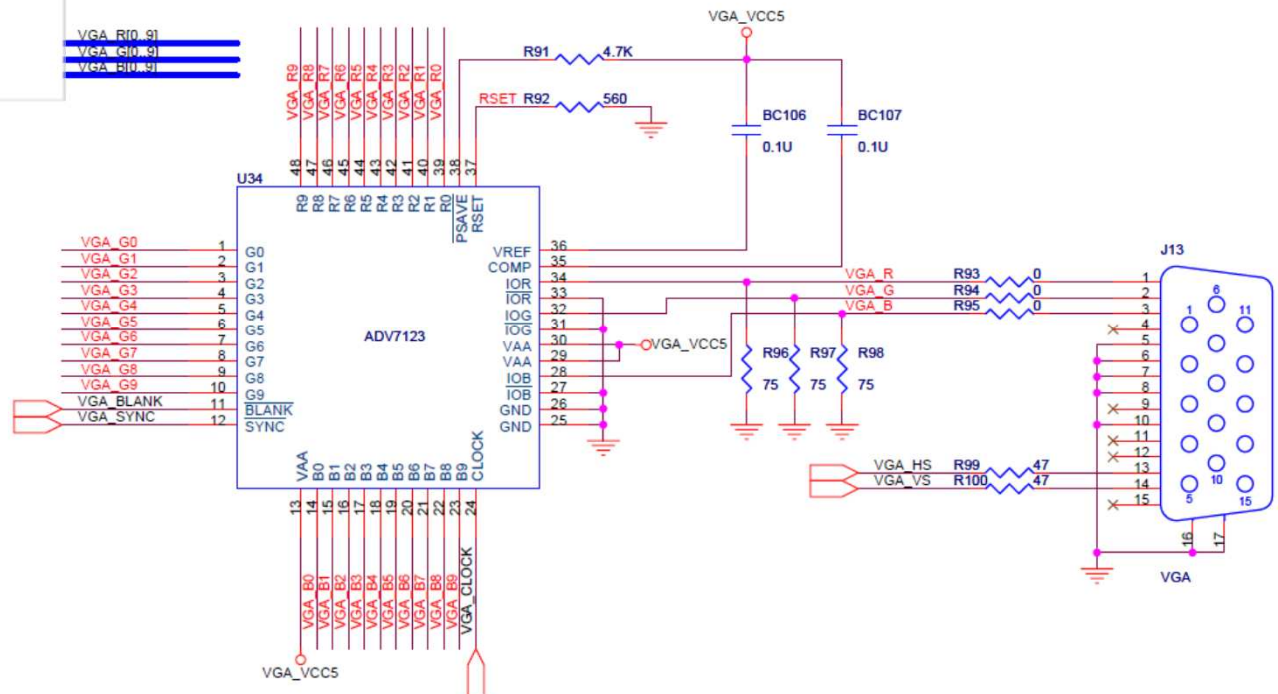


Entrées

- 3 CNA 10bits
- Niveau blanc
- Niveau synchro pixel

Sorties

- 3 signaux analogiques
- Rouge, Vert, Bleu



EXERCICES

- A partir des exemples, analyser, compléter, essayer :
 - Afficher un fond de couleur
 - Générer un mire simple
 - Créer une balle rebondissante
 - Créer une balle rebondissante avec effet 3D

Maintenant, il faut essayer...

