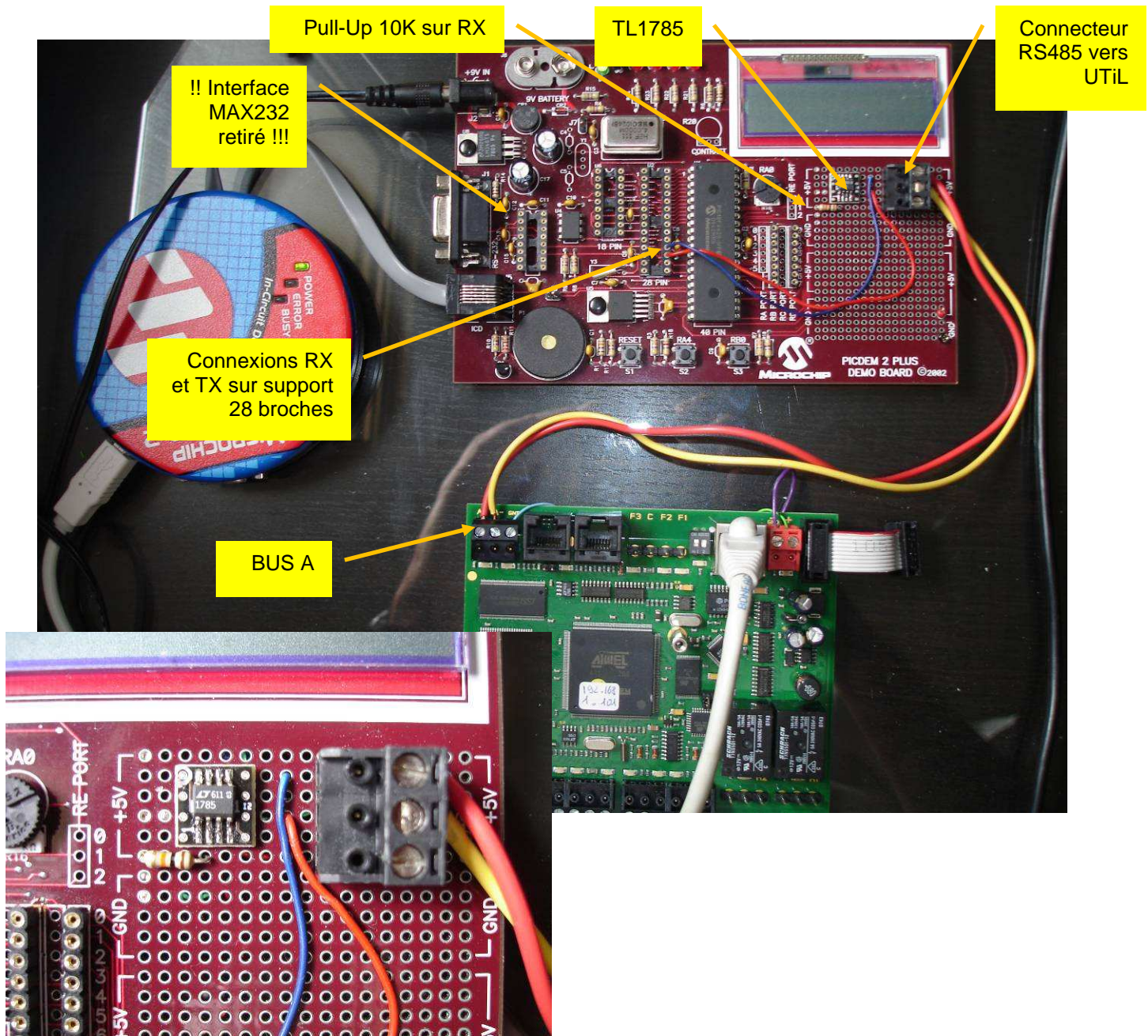
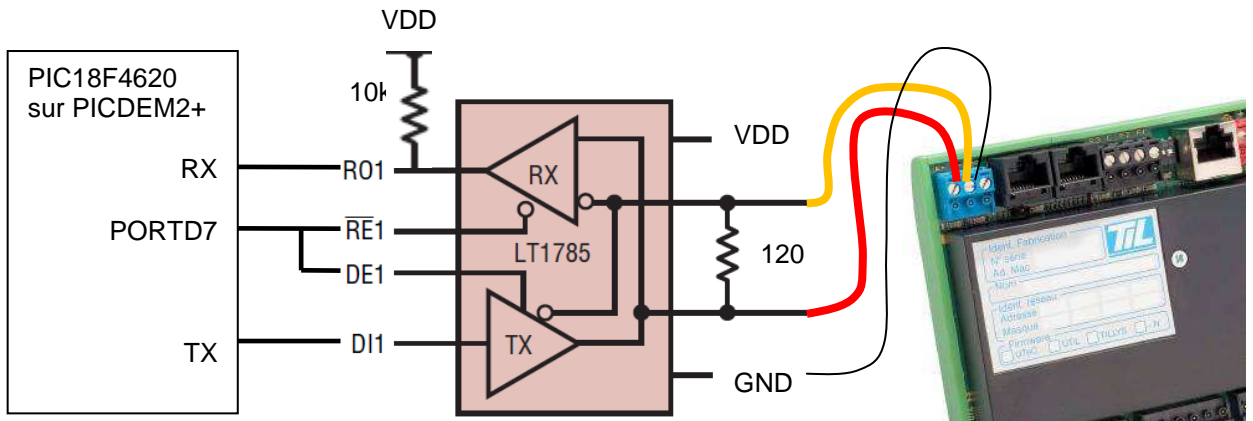


SIMULATEUR MDP1A et AFFICHEUR

Schéma structurel et montage





La démonstration permet de simuler partiellement un MDP1A et l'afficheur d'un DIGITIL (sans clavier)

Programme de test en micro-code sur l'UTiL

- Recopie E1 sur S1 (carte UTiL)
- Affiche un message lors du RESET sur l'afficheur 7
- Si E1 (UTiL) =1 affichage d'un message pendant 3s
Incrémentation de la variable RN1
Impulsion de 1s sur le relais du module 7
- Si E2 (UTiL)=1 affichage d'un message pendant 3s
Incrémentation de la variable RN1
Impulsion de 1s sur le relais 2 de l'UTiL

```
;----- Section Init -----
AFF[1]="ABCDEFGHJIJ"
AFF[2]="abcdefghij"
AFF[3]="Cpt : ^##^"RN1 ;
AFF[4]=" ^0#^/^0#^ ---- ^0#^:^0#^" SR3 SR2 SR5 SR6 ; formatage date et heure

;---- Section Combinatoire ----
S1=E1
;--- Section évènementielle ---
EV(RESET) ; initialisation des messages
AFA071=1 ; afficheur 7
EV(INIT) ; afficheur 7
AFA072=2

EV(E1==1)
AFA071=XPULSE(30,3,4)
RN1=RN1+1
XA071=PULSE(10)

EV(E2==1)
AFA072=XPULSE(30,4,3)
RN1=RN1+1
S2=PULSE(10)
```

Le programme TST_BUSA_simu_badge.C :

S'identifie sur comme un MDP1A

Boucle :

- Si un appui su S2, émission code badge 1
- Si un appui su S3, émission code badge 2
- Affiche les messages correctement reçus et formatés :
 - Tout texte à afficher en tenant compte du numéro de ligne
 - Les commandes vers le relais.

Fin boucle :

Bibliothèques associées :

xlcd.c pour l'afficheur LCD du PICDEM2+, cette bibliotheque a été créée (et donc peut être modifiée) avec MAESTRO de Microchip
xlcd_delays_stdio.c, temporisation pour xlcd.c
init_horloge_interne.c, configuration du PIC18F4620 avec horloge interne FOSC 32MHz
lib_rs485_util.c, fonctions de gestion des communications de et vers l'UTiL
libusart.c, gestion des communications asynchrones en interruption

