



existent entre les familles de circuits logiques programmables actuellement disponibles sur le marché (PLD, CPLD et FPGA). Cette page décrit également de façon succincte comment se déroule un cycle de développement pour les circuits logiques programmables.

Pour découvrir ensuite comment est constitué le langage VHDL, vous pourrez consulter la page située à l'adresse : http://www.aix-mrs.iufm.fr/formations/filieres/ge/data/VHDL/page_html/2_aide_VHDL_w2000.htm. Il s'agit en fait d'un aide mémoire qui décrit les bases essentielles du langage VHDL à l'attention des électroniciens.

Notez que les documents que nous venons de citer sont également téléchargeables au format PDF à partir de la page se situant à l'adresse :

<http://www.aix-mrs.iufm.fr/formations/filieres/ge/accueil.htm>.

La syntaxe du langage VHDL est également décrite de façon détaillée à partir du site que l'on peut consulter à l'adresse :

http://www.comelec.enst.fr/hdl/vhdl_intro.html.

La syntaxe des nombreuses fonctions du langage VHDL y est illustrée au travers de quelques exemples simples, ce qui est l'intérêt principal de ce site.

Le document suivant que nous vous invitons à télécharger à l'adresse Internet :

http://ismwww.epfl.ch/design_languages/Documents/Intro_VHDL_v2.0_notes.pdf présente le langage VHDL sous un angle un peu différent.

Dans ce document, l'auteur ne se contente pas de décrire la syntaxe des instructions mais il explique comment gérer des comportements séquentiels en langage VHDL.

C'est donc un complément utile aux autres documents déjà cités.

Si votre soif de connaissances à propos du langage VHDL n'est toujours pas assouvie, sachez que vous trouverez encore de nombreuses informations à consulter dans la liste des liens indiqués en annexe, après quoi nous vous donnons rendez-vous le mois prochain pour de nouvelles découvertes sur l'électronique grâce à Internet.

P. MORIN

http://www.aix-mrs.iufm.fr/formations/filieres/ge/data/VHDL/page_html/1_asic_fpga_cpld_w2000_html.htm
http://www.aix-mrs.iufm.fr/formations/filieres/ge/data/VHDL/page_html/2_aide_VHDL_w2000.htm
<http://www.aix-mrs.iufm.fr/formations/filieres/ge/accueil.htm>
http://www.aix-mrs.iufm.fr/formations/filieres/ge/data/VHDL/pdf/1_asic_fpga_cpld.pdf
http://www.aix-mrs.iufm.fr/formations/filieres/ge/data/VHDL/pdf/2_aide_VHDL.pdf
http://www.aix-mrs.iufm.fr/formations/filieres/ge/data/VHDL/pdf/2_aide_VHDL_simp.pdf
http://www.comelec.enst.fr/hdl/vhdl_intro.html
http://ismwww.epfl.ch/design_languages/Documents/Intro_VHDL_v2.0_notes.pdf
<ftp://ftp.discip.crdp.ac-caen.fr/discip/crgelec/Cours/vhdl.pdf>
<http://www.iro.umontreal.ca/~pift6223/acetates/VHDL.pdf>
http://www.alse-fr.com/Pres_VHDL_fr.pdf
<http://www.irisa.fr/cosi/HOMEPAGE/Quinton/diic/vhdl/introduction.pdf>
http://electron.toulouse.iufm.fr/iufm/cours/vhdl/cours_vhdl_acc.htm
<http://tech-www.informatik.uni-hamburg.de/vhdl/vhdl.html>
<http://www.enseignement.polytechnique.fr/profs/physique/Francois.Anceau/Phy%20569%20option/Phy%20569A/Amphi/VHDL.pdf>
<http://www.ensta.fr/~bernard/Ens/ES102/PDF/cm8.pdf>
<http://www.angelfire.com/in/rajesh52/verilogvhdl.html>
<http://lmi17.cnam.fr/~anceau/Documents/Cs7.pdf>
<http://www.rennes.supelec.fr/ren/perso/jweiss/fpga/fpga.htm>
<http://www.enseirb.fr/~nouel/coursvhdl/index.html>
 (Liste des liens de ce dossier)

T1

Liste
des
liens